

План доклада по результатам выполнения индивидуального примера:

1. Автор
2. Тема индивидуального примера
3. Назначение блока
4. Основные алгоритмы работы блока
5. Выбор интерфейса (шины) подключения
6. Описание интерфейса подключения
7. Основные машины состояний (интерфейсов подключения)
8. Результаты верификации (поведенческой и на вентильном уровне)
9. Оценка скоростных параметров
10. Оценка объема синтезируемой логики
11. Алгоритм работы тестовой программы, основные результаты
12. Заключение (тема, список решенных задач, основные результаты)